Z1013-128

Der Z1013-128 ist eine Entwicklung aus dem Jahr 2016.

Der Rechner ist ein Z1013 mit 128K RAM und auf einer Platine von der Größe einer K1520 Platine platziert. In der Grundfunktion ist er bis auf den HF-Ausgang 100% hard- und softwarekompatibel zur Urversion.

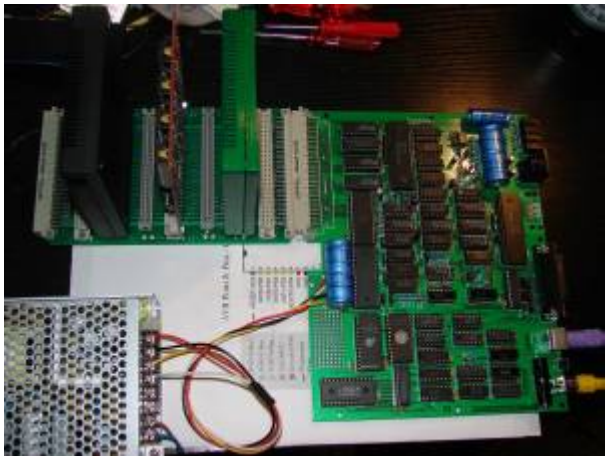
http://www.robotrontechnik.de/html/forum/thwb/showtopic.php?threadid=13852

Der Z1013-128 hat folgende Neuerungen : Erst mal voll kompatibel zu Z1013-64

1. Getriebener Daten-,Adreß- und Steuerbus am Seckverbinder
2. Vollständige Dekodierung der I/O-Adressen
3. 128kb SRAM ,softwareseitige Umschaltmöglichkeit zwischen zwei 64k-Bereichen
4. Anschlußmöglichkeit einer PS/2-Tastatur nach Gubsch
5. Verschiedene Monitore über Jumper aus wählbar(jeweils 4k F000-FFFFh)
6. 32k Eprom softwareseitg zu und abschaltbar auf der oberen 32k (außer E800-FFFFh)
7. Über diesen 32k EPROM ist der Start von DVU o.ä. mit einem Jumper -Befehl möglich
8. MEMDI-Steurung von 128k SRAM und 32k-EPROM
9. Teilkompatibel mit der Peters-Platine (D4=BS-OFF, Abgriff der 4FF-Signale aus der D4-D7 Möglich)
10. Rückmeldung der FF-Stellung über LED
11. Optimierte RESET-Schaltung (Verknüpft mit /M1)
12. Wahlweise auch Internes RESET=Bus-RESERT (für Color-BWS,VIS3 usw. notwendig)
13. Der X1 Stecker (Busstecker)kann mit 2×29 ESF oder 2x32DIN Bestückt werden
14. Der USER- und Tastaturausgang können auch wahlweise mit SUB-D oder mit ESF Stecker oder Buchsen bestückt werden

Der Prototyp läuft aktuell z.B. mit folgender Hard-/Software-Konfiguration:

- batteriegepufferte RFL 2x256k nach MP3/88 auf 98h und 58h (bzw. mindestens eine auf 98h)
- Color-BWS ab E800h auf 10h (grün/schwarz), 32×32/BS oder 64×32/SCP (neuer CPLD von Heiko)
- DVU/USB ab A000h auf DC-DFh (im 32k-Eprom zum Umladen/Starten mit „JUMP FF40“)
- Monitor 2.02 (zzgl. Sprungverteiler, Druckertreiber S3004-A0/A1 und Umladeprogrammen)
- PS/2-ATtiny2313-Programm für Monitor 2.02
- angepaßtes SCP 2.2 ab C800h (im 32k-Eprom zum Umladen/Starten mit „JUMP FF70“)
- GIDE auf freier I/O-Adresse



From:
https://hc-ddr.hucki.net/wiki/ - **Homecomputer DDR**

Permanent link:
https://hc-ddr.hucki.net/wiki/doku.php/z1013/z1013-128?rev=1481611037

Last update: **2016/12/13 06:37**