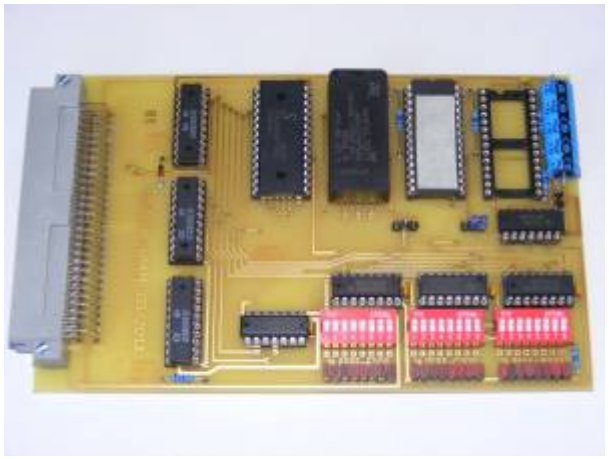
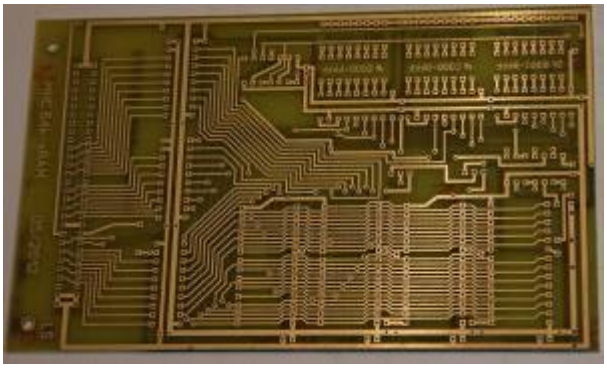
64k-SRAM-Modul

Matthias H./MHC „Lötspitze“

Ein Modul mit wahlweise 64K SRAM oder 32K SRAM und 32K ROM (oberer Speicher in einzelnen Abschnitten aktivierbar).





Beschreibung

Die unteren 32k dieses Moduls sind immer aktiv als sRAM geschalten und sperren über /MEMDI den Speicher auf der Z1013-Hauptplatine.

Für die oberen 32k kann ein sRAM oder einer von zwei 32k-Eprom´s manuell angewählt werden. Dabei ist der Bereich von 8000h-BFFFh in 2k-Schritten und der Bereich von C000h-FFFFh in 1k-Schritten aktivierbar (aktiv=ON). Somit ist eine sehr flexible Nutzung dieser Platine in Verbindung mit anderen Modulen möglich. Die Abschaltung vom Hauptplatinenspeicher erfolgt wieder mit /MEMDI.

Bei Nutzung von Zero-Ram´s können bestimmte Speicherinhalte bzw. Programme während des Ausschaltens vom Z1013 erhalten werden (gilt im Foto z.B. für die oberen 32k und damit z.B. für SCP, DVU usw.).

Speicherzugriffe werden über LED angezeigt.

Die Beschriftung der beiden Auswahlschalter beschreibt nur die Schalterstellung; geschlossen sind jeweils die 2 Pins der Gegenseite (hier können unter Beachtung dieser Beschaltung natürlich auch Jumper gesetzt werden; ist dann nur nicht so komfortabel).

Ein Schaltplan liegt jetzt mit bei.

Viel Erfolg beim Aufbau

Matthias „Lötspitze“

Downloads

- Schaltung mhc_64k-sram.pdf
- Beschreibung 64k_sram_beschreibung.doc
- Bestückung 64k-sram_lp.jpg

Links

From:
https://hc-ddr.hucki.net/wiki/ - **Homecomputer DDR**

Permanent link:
https://hc-ddr.hucki.net/wiki/doku.php/z1013/module/64k

Last update: **2021/04/25 10:01**