

4K-Speicherbereich

Speicherbereich F800-FBFF und FC00-FFFF für EPROM aktivieren:

an Pin 7 und Pin 9 Dioden an CS des EPROMs anschließen (Signal 19, parallel zur vorhandenen Mehrfach-Diode D9)



Diode D9 Signal 38 trennen

From:
<https://hc-ddr.hucki.net/wiki/> - Homecomputer DDR

Permanent link:
<https://hc-ddr.hucki.net/wiki/doku.php/z1013/erweiterungen/monitor?rev=1352038254>

Last update: **2012/11/04 14:10**

