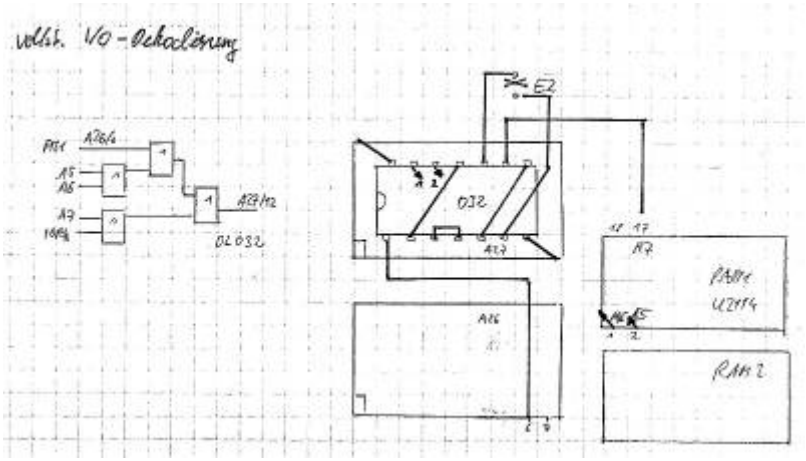
vollständige I/O-Dekodierung

Die I/O-Dekodierung auf der Grundplatine ist unvollständig! Die Adressleitungen A5..A7 werden nicht mit ausgewertet. So ist beispielsweise die System-PIO 00h auch auf den Adressen 20h, 40h, 60h, 80h, A0h, C0h, E0h ansprechbar (s.a. FA 8/88, S. 379). **Wenn man Erweiterungen nur auf ungeraden I/O-Adressen betreibt, muss man nichts ändern.** Andernfalls empfiehlt sich ein einfacher Umbau:

Abhilfe schafft ein DL032, der auch die Adressleitung A5..A7 in die I/O-Dekodierung mit einbezieht. Der Schaltkreis wird huckepack auf A27 angebracht. Die Brücke E2 entfällt.

[



]

Die I/O-Dekodierung ist ebenfalls Bestandteil der Peters-Platine.

From:
https://hc-ddr.hucki.net/wiki/ - **Homecomputer DDR**

Permanent link:
https://hc-ddr.hucki.net/wiki/doku.php/z1013/erweiterungen/iodekodierung?rev=1279731776

Last update: **2010/07/20 22:00**