

# technische Daten

## Speicherausbau (Varianten)

Minimalvariante, Speichermodul A (2k ROM, 1k RAM) auf Steckplatz 1

-----  
%E000 - %E3FF  
%0000 - %07FF 2kB interner ROM des UB8830  
%0800 - %0FFF 2kB EPROM  
%E000 - %E3FF 1kB RAM  
(%FC00 - %FFFF) 1kB RAM (mehrfach eingeblendet)

Speichermodul A aufgerüstet mit 1x DS8205, 2k RAM (huckepack)

-----  
%0000 - %07FF 2kB interner ROM des UB8830  
%0800 - %0FFF 2kB EPROM  
%E000 - %3FFF 1kB RAM (/CS0)  
%FC00 - %FFFF 1kB RAM (/CS7)

Speichermodul A aufgerüstet mit 1x DS8205, 8k RAM (huckepack)

-----  
%0000 - %07FF 2kB interner ROM des UB8830  
%0800 - %0FFF 2kB EPROM  
%E000 - %FFFF 8kB RAM (/CS0.../CS7)

1x Speichermodul C mit 8k RAM und 8k EPROM

-----  
%0000 - %07FF 2kB interner ROM des UB8830  
%0800 - %1FFF 6kB EPROM (auf Steckplatz 1)  
%E000 - %FFFF 8kB RAM (Steckplatz 1)

4x Speichermodul C mit 32k RAM und 30k EPROM

-----  
%0000 - %07FF 2kB interner ROM des UB8830  
%0800 - %1FFF 6kB EPROM (auf Steckplatz 1)  
%2000 - %3FFF 8kB EPROM (auf Steckplatz 2)  
%4000 - %5FFF 8kB EPROM (auf Steckplatz 3)  
%6000 - %7FFF 8kB EPROM (auf Steckplatz 4), Zusatzdekoer wg. Tastatur nötig  
%8000 - %9FFF 8kB RAM (Steckplatz 4)  
%A000 - %BFFF 8kB RAM (Steckplatz 3)  
%C000 - %DFFF 8kB RAM (Steckplatz 2)

%E000 - %FFFF 8kB RAM (Steckplatz 1)

## Portbelegung

P20 frei  
P21 frei  
P22 frei  
P23 frei  
P24 frei  
P25 frei  
P26 frei  
P27 frei

P30 Magnetband, Eingabe  
P31 frei (nur Eingang)  
P32 frei (nur Eingang)  
P33 frei (nur Eingang)  
P34 frei (nur Ausgang), ggf. Bankumschaltung  
P35 frei (nur Ausgang)  
P36 akustische Ausgabe  
P37 Video-Syncronsignal und Umschaltsignal für akustische Ausgabe

From:

<https://hc-ddr.hucki.net/wiki/> - Homecomputer DDR

Permanent link:

<https://hc-ddr.hucki.net/wiki/doku.php/tiny/daten?rev=1633606130>

Last update: **2021/10/07 11:28**

