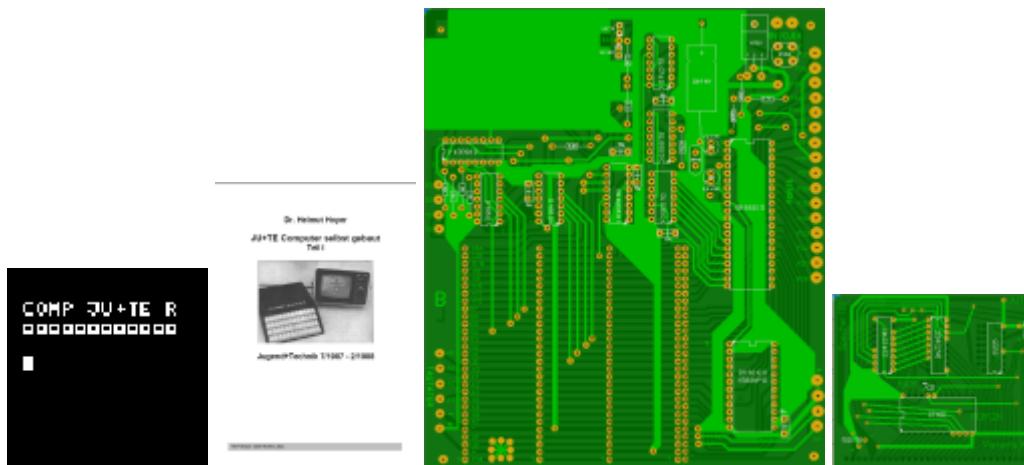


# Aufbau

- Der Aufbau in den einzelnen Ausbaustufen ist in den PDF-Dateien beschrieben. Diese liegen unter [Dokumentation](#)
- Die ROM-Inhalte (und die Quellcodes) liegen unter [Software](#).

## Ausbaustufe I: die 2K-Version

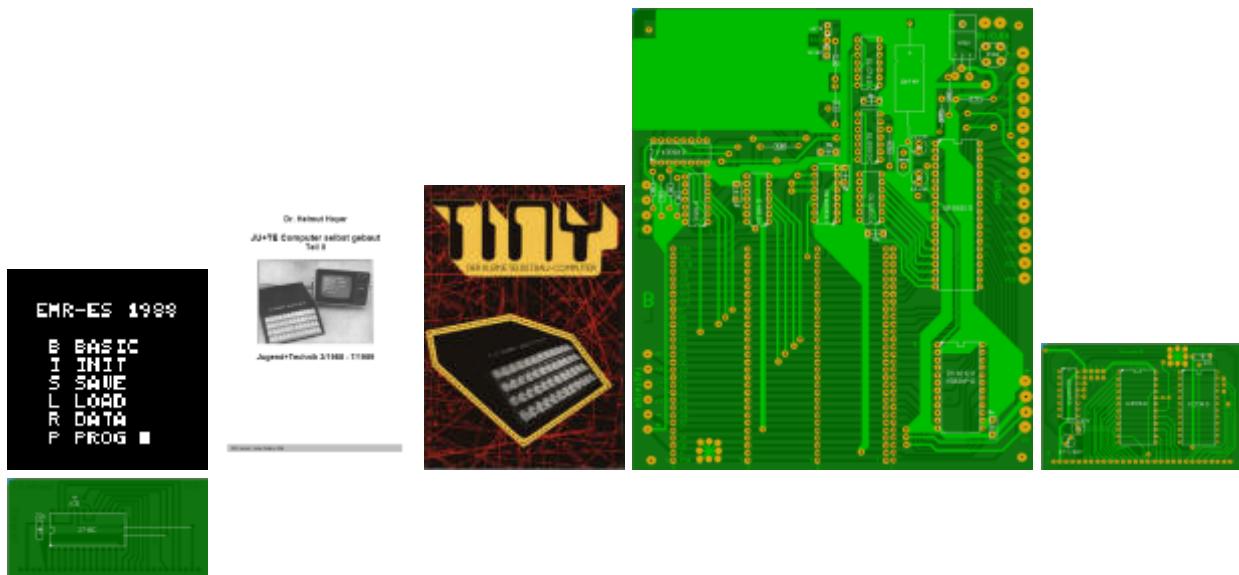


Die Ausbaustufe I des TINY ist die ursprüngliche Version, wie sie in der Zeitschrift Jugend+Technik 7/1987 - 2/1988 beschrieben wurde.

Benötigt werden

- Prozessorplatine
- Speichermodul A mit 1K RAM und 2K EPROM
- TV-Anschluss
- Tastatur-Anschluss
- Magnetbandanschluss-Platine
- EPROM mit 2K-Betriebssystem

## Ausbaustufe II: die 4K-Version



Die Ausbaustufe II des TINY ist die erweiterte und empfehlenswerteste Version, wie sie in der Zeitschrift Jugend+Technik 3/1988 - 7/1989 und im TINY-Buch beschrieben wurde.

Benötigt werden

- Prozessorplatine
- Speichermodul B mit 2K RAM und 2K EPROM oder Speichermodul C mit 8K RAM und 2K o. 8K EPROM
- Speichermodul D mit 2K EPROM
- TV-Anschluss
- Tastatur-Anschluss
- neue Magnetbandanschluss-Platine
- 2 EPROMs mit 4K-Betriebssystem

## Ausbaustufe ES 2.3

- 128\*128 Punkte bzw. 16\*16 Zeichen
- 4K-Betriebssystem

Diese Ausbaustufe wurde **nicht** in der Jugend+Technik veröffentlicht. Die komplette Dokumentation zum Umbau der Ausbaustufe I oder II ist in der Dokumentation es\_2\_3.pdf beschrieben.

## Ausbaustufe III: großer Bildschirm, ES 4.0

- 192 Zeilen \* 320 Punkte (24 Zeilen mit je 40 Buchstaben) monochrom
- oder 192 Zeilen \* 640 Punkte (24 Zeilen mit je 80 Buchstaben) monochrom
- oder 192 Zeilen \* 320 Punkte (24 Zeilen mit je 40 Buchstaben) mit 16 Farben je Bildpunkt.
- oder 192 Zeilen \* 640 Punkte (24 Zeilen mit je 80 Buchstaben) mit 16 Farben je 2 Bildpunkte.
- 6K-Betriebssystem

Die [Ausbaustufe III](#) erweitert den TINY Ausbaustufe II um eine zusätzliche Grafikplatine mit eigenständiger Grafikerzeugung. Sie wurde in der Zeitschrift Jugend+Technik 6/1990 - 7/1990 vorgestellt. Die Bedienung ist in der Dokumentation [6k\\_es\\_40.pdf](#) beschrieben.

From:  
<https://hc-ddr.hucki.net/wiki/> - **Homecomputer DDR**



Permanent link:  
<https://hc-ddr.hucki.net/wiki/doku.php/tiny/aufbau?rev=1632054557>

Last update: **2021/09/19 12:29**