

der K1520-Bus

Vergleich der Belegungen des Bus-Steckverbinders verschiedener DDR-Computer.

Poly880	KC85	K1520	BIC	Z1013	KC87	A-B/C	KC87	Z1013			
BIC	K1520	KC85	Poly880								

5P	00	00	00	00	00	1	00	00	5P		
5N	00	00	00	00	00	2	00	00	12P		
M1B	n.c.	5PG	12N		12N	3	12N	12N	5PG	n.c.	
CLB											
WRB	DB7	DB7	DB7	DB7	DB7	4	DB6	DB6	DB6	DB6	DB6
IORQB											
RDB	DB5	DB5	DB5	DB5	DB5	5	DB4	DB4	DB4	DB4	DB4
MREQB											
IEK	DB3	DB3	DB3	DB3	DB3	6	DB2	DB2	DB2	DB2	DB2
/INTB											
/WAITB	DB1	DB1	DB1	DB1	DB1	7	DB0	DB0	DB0	DB0	DB0
DB0	DB0										
/RESTB	/WR	/WR	/WR	/WR	/WR	8	/RD	/RD	/RD	/RD	/RD
/RD	n.c.										
DB1	/MREQ	/MREQ	/MREQ	/MREQ	/MREQ	9	/ROMDI	/MEMDI			
/ROMDI	/MEMDI	/IORQ	/RFSHB								
DB3	IE0	/IE0	/IE0	/IE0	/IE0	10	n.c.	/IORQ1	/IEI		
/IEI	n.c.	DB2									
DB5	AB14	AB14	AB14	AB14	AB14	11	AB15	AB15	AB15	AB15	AB15
AB15	AB15	DB4									
DB7	AB12	AB12	AB12	AB12	AB12	12	AB13	AB13	AB13	AB13	AB13
AB13	AB13	DB6									
/D01	AB10	AB10	AB10	AB10	AB10	13	AB11	AB11	AB11	AB11	AB11
AB11	AB11	/D00									
/D03	AB08	AB08	AB08	AB08	AB08	14	AB09	AB09	AB09	AB09	AB09
AB09	AB09	/D02									
/D05	/WAIT	5N	n.c.	5N	5N	15	5N	5N	n.c.	5N	5N
/RFSH	/D04										
/D07	AB06	AB06	AB06	AB06	AB06	16	AB07	AB07	AB07	AB07	AB07
AB07	AB07	/D06									
AB14	AB04	AB04	AB04	AB04	AB04	17	AB05	AB05	AB05	AB05	AB05
AB05	AB05	AB15									
AB12	AB02	AB02	AB02	AB02	AB02	18	AB03	AB03	AB03	AB03	AB03
AB03	AB03	AB13									
AB10	AB00	AB00	AB00	AB00	AB00	19	AB01	AB01	AB01	AB01	AB01
AB01	AB01	AB11									
AB8	/RESET	/RESET	/RESET	/RESET	/RESET	20	/BUSRQ	/BUSRQ	/BUSRQ	/BUSRQ	/BUSRQ
/BUSRQ	/BUSRQ	/BUSRQ	AB9								
AB6	TAKT	TAKT	TAKT	TAKT	TAKT	21	00	00	00	00	00
AB7											
AB4	/M1	/IODI	/SL3	/IODI	ETR	22	00	00	00	0	0

/HALT	AB5											
AB2	/NMI	/NMI	/NMI	/NMI	/NMI	23	/INT	/INT	/INT			
/INT	/INT	AB3										
AB0	ME0	/WAIT	/WAIT	/WAIT	/WAIT	24	/IORQ	/IORQ	/IORQ			
/IORQ	MEI	AB1										
/DI0	/ZI	/RFSH	/RFSH	/RFSH	/RFSH	25	CASG	/CASG				
n.c.	/RDY	/BI	/DI6									
/DI1	n.c.	/M1	/M1	/PM1	/M1	26	/HALT	/HALT	/HALT			
/HALT	/HELL	/DI5										
/DI2	/BUSAK	/BA0	/BAI	/BUSAK	/BA0	27	n.c.		/BA0			
/BAI	n.c.	/DI4										
/DI7	12P	12P	12P	12P	28	12P	12P	12P	12P	n.c.		
/DI3												
00	n.c.	5P	5P	5P	5P	29	5P	5P	5P	5P	n.c.	00

From:
<https://hc-ddr.hucki.net/wiki/> - Homecomputer DDR

Permanent link:
<https://hc-ddr.hucki.net/wiki/doku.php/homecomputer/k1520?rev=1314377117>

Last update: **2011/08/26 16:45**

