

Zilog Z8

Der Zilog Z8 ist ein Einchip-Mikrocontroller mit 8-Bit-Rechenwerk, der von der Firma Zilog Inc. entwickelt und 1979 eingeführt wurde (8-bit Single Chip Microcomputer). Es gibt verschiedene Ausführungen und Erweiterungen.

In der DDR wurden Nachbauten produziert. Dabei entsprechen

Z8600 FAMILY 2K Bytes ROM 144 Byte RAM
Z8601 = U881, maskenprogrammiert
Z8602 = U882, Development Package (romless)
Z8603 Protopack
Z8671 Basic/Debug
Z8681 ROMless

Z8610 FAMILY 4K Byte ROM, 144 Byte RAM
Z8610 Mask Programmed
Z8612 = U884, Development Package
Z8613 Protopack

Der Z8671 ist ein Z8601 mit BASIC mit ROM. Aus der DDR gab es den U883, ebenfalls mit BASIC im ROM. Die beiden BASICs haben keine Gemeinsamkeiten, die Mikroprozessoren sind NICHT miteinander austauschbar. Der Z8671 wurde auch von SGS-Thomson und von ST Microelectronics produziert.

Interne Links

- [U881](#) Die Hauptseite zum Z8 alias U881
- [U883](#) Unterseiten zum TINY-MPBASIC incl. Dokumentation etc.
- [Zilog Z8671](#) Unterseiten zum 8671-BASIC/DEBUG incl. Links etc.
- [BERT](#) Ein Einplatinenrechner mit Z8671
- [JU+TE TINY](#) Ein kleiner Heimcomputer mit U883

Folgende Programme gibt es hier incl. (reassemblierter und dokumentierter) Source:

- Z8671-BASIC/DEBUG, + Erweiterung + Adaption an TINY [BASIC/DEBUG](#)
- Z8-Assembler als Ergänzung zum Z8671-BASIC/DEBUG (RZ8 1982 Arcom Ltd.) [Assembler](#)
- Betriebssystem f. BERT
- Betriebssystem f. TINY
- U883-TINY-MPBASIC + Erweiterung [Basic-Erweiterung](#)
- Z8-Forth 83 f. TINY [FORTH](#)

sowie

- EMRSIM ein Z8-Simulator in Z80-Maschinencode [EMRSIM](#)

Literatur

- Zilog-Z8-Datenbücher
 - https://archive.org/details/1981ZilogMicroprocessorApplicationsReferenceBookVolume1/1981_Zilog_Microprocessor_Applications_Reference_Book_Volume_1/
 - Advanced Architecture of the Z8 Microcomputer
 - A Comparison of MCU Units
 - Z8600 Interrupt Request Register
 - 12-Bit Addressing with the Z8600 Family
 - Z8 Family Software Framing Error Detection
 - A Programmer's Guide to the Z8 Microcomputer
 - https://archive.org/details/bitsavers_zilog1983ZplicationsReferenceBookVolume2_26024160
 - Z8 Subroutine Library
 - Z8 MCU Test Mode
 - Build a Z8-Based Control Computer with BASIC
 - Z8671 Seven-Chip Computer
 - A Single-Board Terminal Using the Z8590 Universal Peripheral Controller
- Z8671 Single-chip Interpreter, BASIC/DEBUG Software, Reference Manual (z8671_basic_debug.pdf)
- Inside Z8671.pdf
- u88x_rfe_mp.pdf
- U883_TINY-MPBASIC.pdf
- UX881XD,UX882XM,UX883XD_azb.pdf
- U883 Applikation.pdf
- Technische_Beschreibung_EMR.pdf
- Computer-Craft-1991-12_p52-58_Z8_Article.pdf
- um001604.pdf
- Z8_BASIC_Part_One.pdf
- Z8_BASIC_Part_Two.pdf
- Kieser_Bankel_EMR_Auflage2.pdf
- Einchip-Mikrorechner.pdf
- Z8_crd.txt

From:
<https://hc-ddr.hucki.net/wiki/> - **Homecomputer DDR**

Permanent link:
<https://hc-ddr.hucki.net/wiki/doku.php/elektronik/z8?rev=1706373945>

Last update: **2024/01/27 16:45**

