

# Zilog Z8671

~~UNDERCONSTRUCTION~~

Der Zilog Z8671 ist ein Einchip-Mikrorechner von Zilog. Er gehört zu Z8-Reihe. Im internen ROM ist ein BASIC-Interpreter enthalten.

Von Zilog gibt es neben den Z8-Datenbüchern auch ein zusätzliches Dokument „Z8671 Single-chip BASIC Interpreter: BASIC/DEBUG Software Reference Manual, Zilog, Incorporated, 1988 (BASIC/Debug

Software Reference Manual #03-3149-02)“, das liegt mir aber leider nicht vor 😞 Ebenso (vielleicht in obigem Software Reference Manual?) gab es von Zilog das komplette Quelllisting des BASIC/DEBUG.

Der Z8671 wurde auch von SGS produziert.

Der in der DDR produzierte Z8-Clone [U883x](#) mit integriertem BASIC ist **nicht** zum Z8671 kompatibel; er enthält ein völlig anderes (eigenständig entwickeltes) BASIC.

## BASIC/DEBUG

## Literatur

- „New Life for the Z8671 BASIC Interpreter“ by Chris Howie ([http://www.armory.com/~rstevev/Public/Micros/Z8/Z8671-BASIC/Z8671-BASIC\\_ROM\\_Main.htm](http://www.armory.com/~rstevev/Public/Micros/Z8/Z8671-BASIC/Z8671-BASIC_ROM_Main.htm))
- Z8671 Single-chip BASIC Interpreter: BASIC/DEBUG Software Reference Manual, Zilog, 1988

## Downloads

- ROM-Inhalt

From:  
<https://hc-ddr.hucki.net/wiki/> - **Homecomputer DDR**

Permanent link:  
<https://hc-ddr.hucki.net/wiki/doku.php/elektronik/z8671?rev=1340701725>

Last update: **2012/06/26 09:08**

