



© H.Kn. / W.Ha.

10.2020

Tastaturinterface
PS/2-PC-Tastatur an
Z9001 / KC87

Inhaltsverzeichnis

1	Beschreibung Tastatur Layout (deutsche PC-AT-Tastatur PS/2)	3
2	Layout und Bestückungsansicht.....	4
3	Schaltplan	5
4	Stückliste und Bestückungsplan	6
5	Leiterplatte mit bedrateten Bauelementen	7
6	Schaltplan mit bedrateten Bauelementen	7
7	Software	8

1 Beschreibung Tastatur Layout (deutsche PC-AT-Tastatur PS/2)

Auf einer kleinen Platine von 35x35mm ist die Elektronik untergebracht.

Ein Prozessor ATmega 88p (168p,328p) steuert 3 IC's die als Analogschalter arbeiten.

Die Software wurde mit Bascom erstellt.

Hier ist ein Bild der PC-Tastatur – deutsches Layout mit PS/2 Stecker. Die rote Beschriftung sind die speziell zugeordneten Funktionen. Alle anderen Tasten behalten ihre Zuordnung.

Die Tasten ß, Ä, Ö, Ü, F7 und Pause/Untbr haben keine Funktion und sind auch nicht nutzbar.

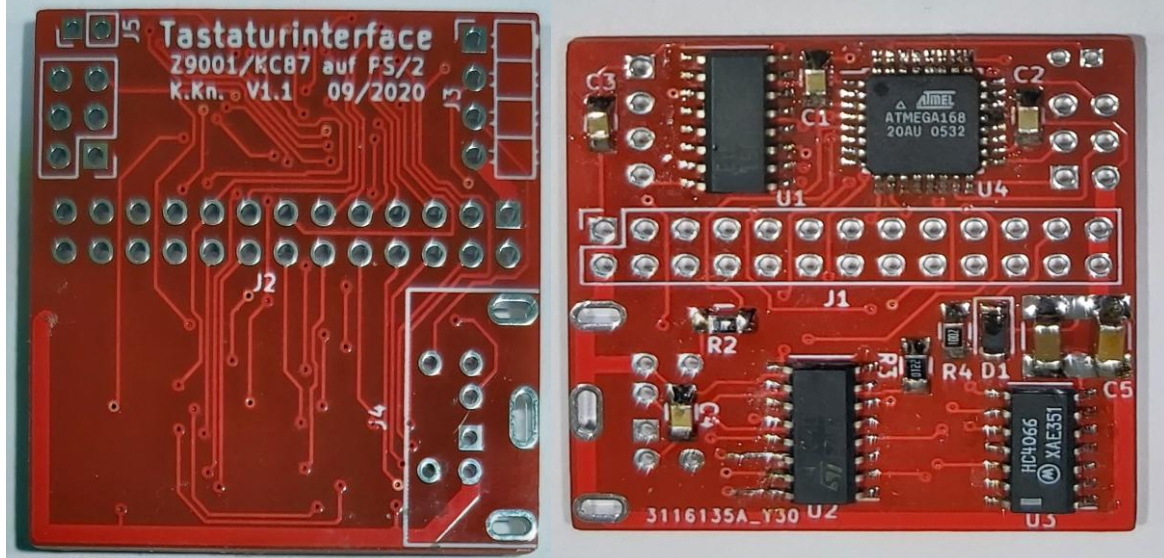
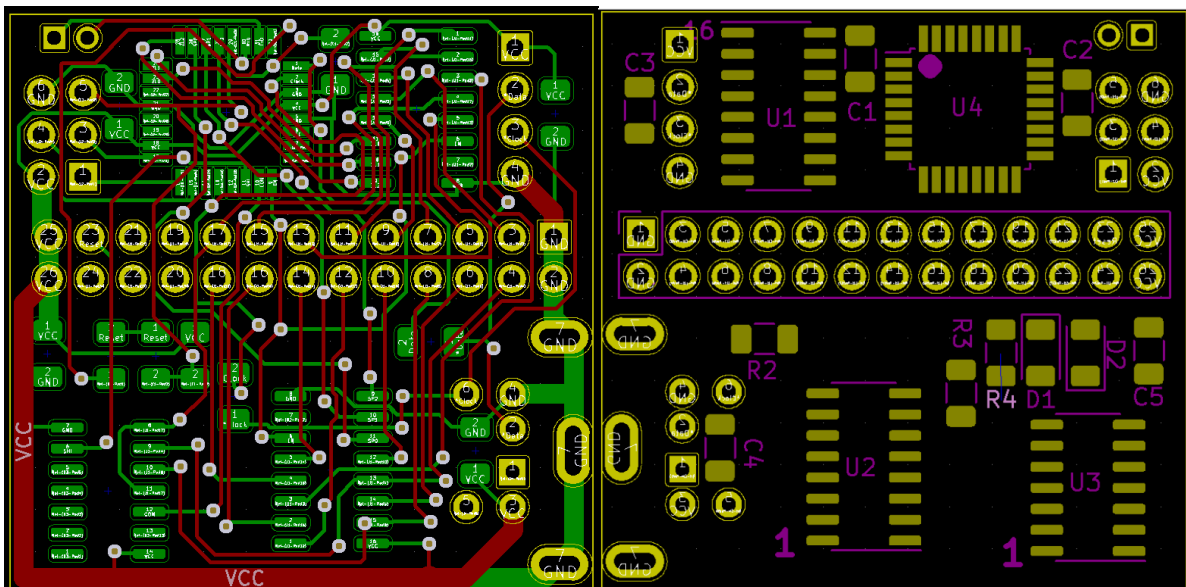
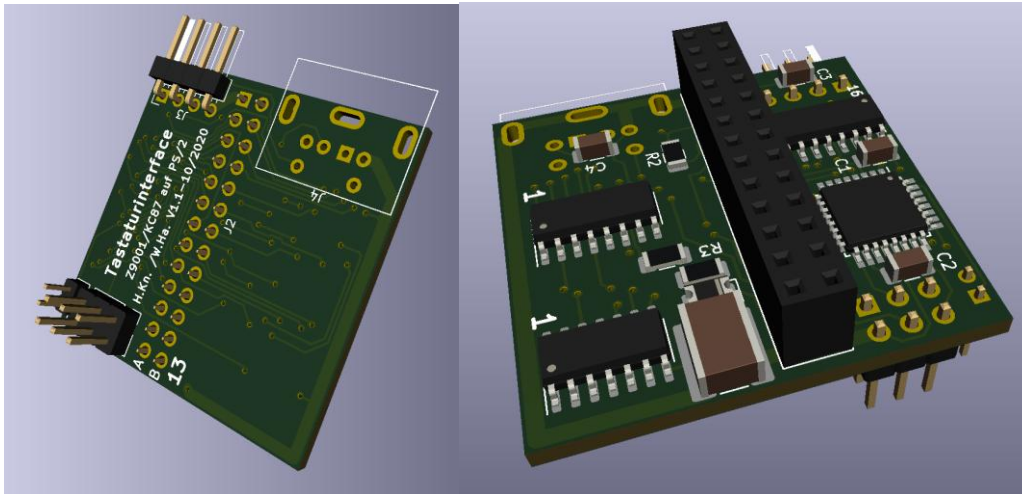
Nur die Tasten F5 bis F11 – außer F7 sind noch frei.

Reset wird realisiert, wenn zuerst Reset1 (Bild up) und dann Reset2 (Bild down) gedrückt werden.

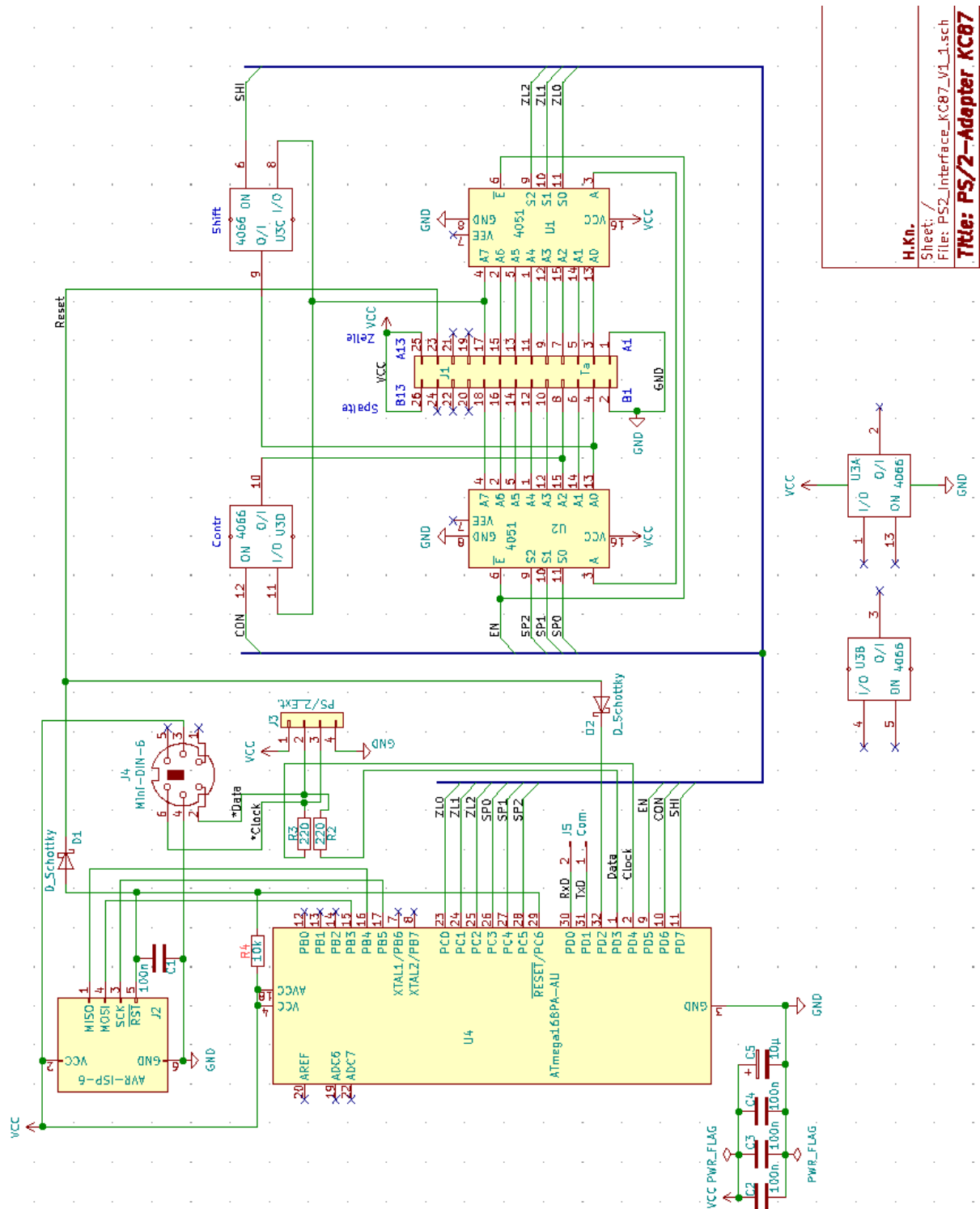


2 Layout und Bestückungsansicht

Hinweis: J5 muss nicht bestückt werden. Ist eine ser. Schnittstelle für Debug.

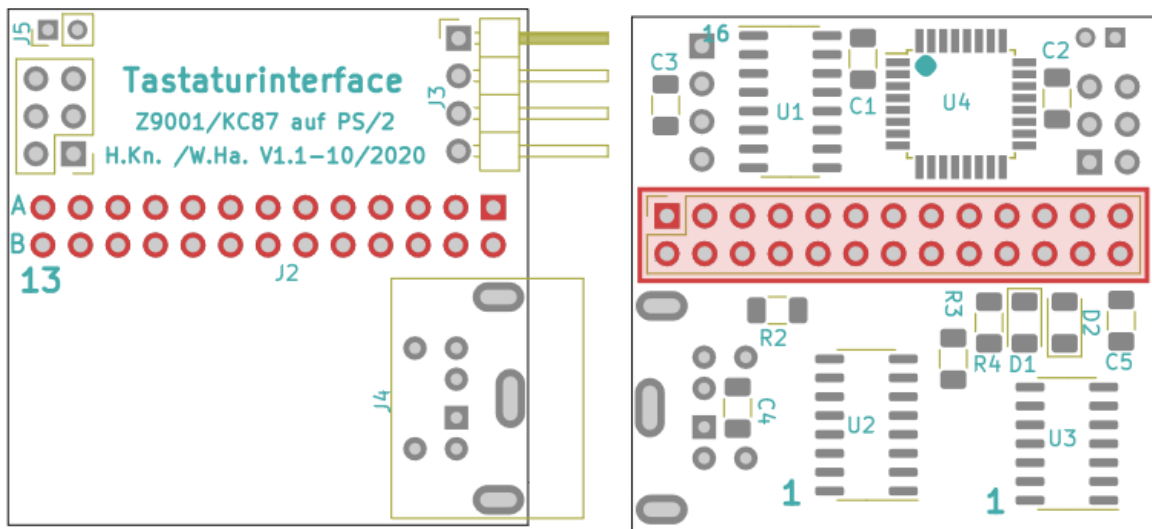


3 Schaltplan

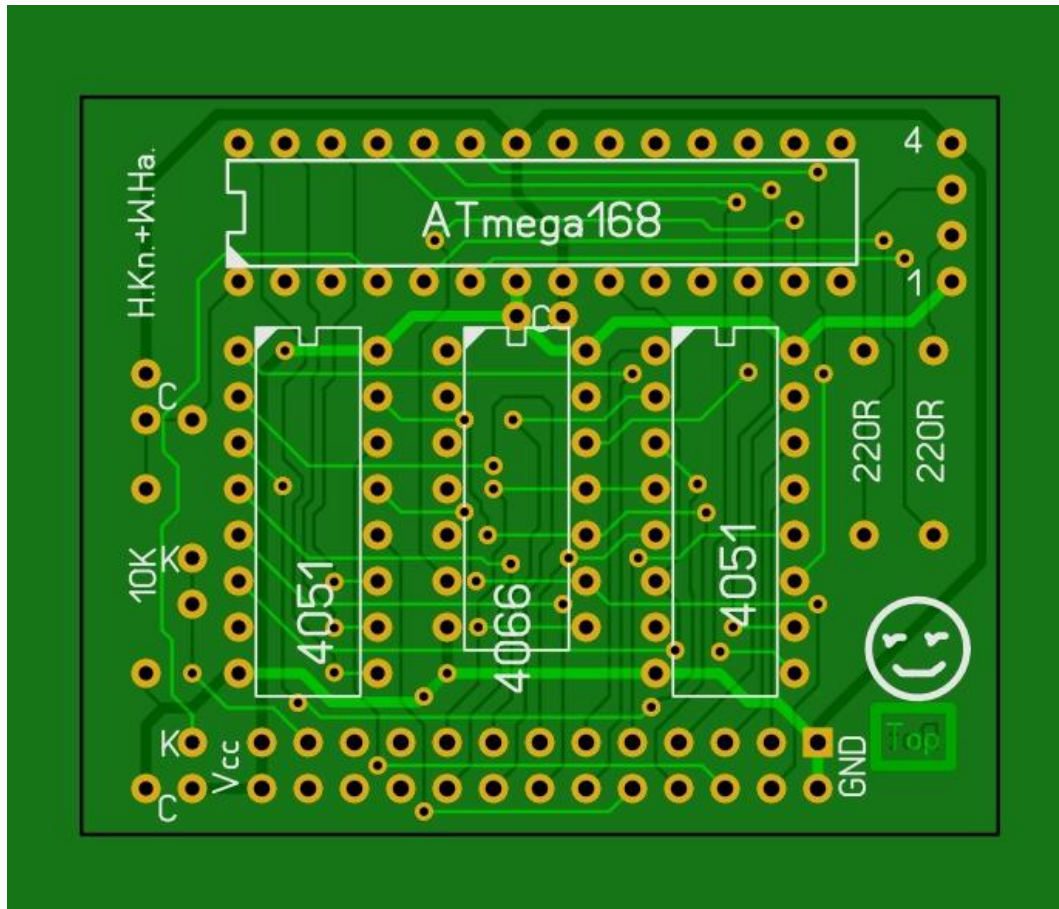


4 Stückliste und Bestückungsplan

	Sour ced	Plac ed	References	Value	Footprint	Quantity
1	<input type="checkbox"/>	<input type="checkbox"/>	C1, C2, C3, C4	100n	C_1206_3216Metric	4
2	<input type="checkbox"/>	<input type="checkbox"/>	C5	10µ	C_1206_3216Metric	1
3	<input type="checkbox"/>	<input type="checkbox"/>	R2, R3	220	R_1206_3216Metric	2
4	<input type="checkbox"/>	<input type="checkbox"/>	R4	10k	R_1206_3216Metric	1
5	<input type="checkbox"/>	<input type="checkbox"/>	D1, D2	D_Schottky	D_1206_3216Metric	2
6	<input type="checkbox"/>	<input type="checkbox"/>	U3	4066	SOIC-14_3.9x8.7mm_P1.27mm	1
7	<input type="checkbox"/>	<input type="checkbox"/>	U1, U2	4051	SOIC-16_3.9x9.9mm_P1.27mm	2
8	<input type="checkbox"/>	<input type="checkbox"/>	U4	ATmega168PA-AU	TQFP-32_7x7mm_P0.8mm	1
9	<input type="checkbox"/>	<input type="checkbox"/>	J4	Mini-DIN-6	Connector_Mini-DIN_Female_6Pin_2rows - Kopie (2)	1
10	<input type="checkbox"/>	<input type="checkbox"/>	J5	Com	PinHeader_1x02_P2.00mm_Vertical	1
11	<input type="checkbox"/>	<input type="checkbox"/>	J3	PS/2_Ext.	PinHeader_1x04_P2.54mm_Horizontal	1
12	<input type="checkbox"/>	<input type="checkbox"/>	J2	AVR-ISP-6	PinHeader_2x03_P2.54mm_Vertical	1
13	<input type="checkbox"/>	<input type="checkbox"/>	J1	Ta	PinSocket_2x13_P2.54mm_Vertical	1



5 Leiterplatte mit bedrateten Bauelementen



6 Schaltplan mit bedrateten Bauelementen

(Schaltplan folgt noch)

7 Software

Ich erstelle noch eine Hex-Datei für den ATmega 168P

Dateiname: KC87_PS2_V2.0.hex

Bei Änderungen kommt eine neue Datei mit fortlaufendem Versions-Nr.