

Dokumentation

Anleitungen



- [jutecomp1.pdf](#) JU+TE-Dokumentation Teil1, Umfasst die Ausbaustufe I (2K-Betriebssystem)
- [jutecomp2.pdf](#) JU+TE-Dokumentation Teil2, Umfasst die Ausbaustufe II (4K-System, analog zur TINY-Broschüre)
- [jutecomp3.pdf](#) JU+TE-Dokumentation Teil3, Umfasst die Ausbaustufe III (6K-System ES4.0)
- [abc.pdf](#) Mikrorechner-ABC (als Bild-PDF, 8 MByte)
- [buch.pdf](#) Broschüre „TINY-Der kleine Selbstbaucomputer“ (als Bild-PDF, 13 MByte)
- [forth-83.pdf](#) FORTH-Lehrgang aus Jugend+Technik, von Dr. H. Hoyer
- [es_2_3.pdf](#) Broschüre zum 4K-System ES 2.3
- [6k_es_40.pdf](#) Broschüre zum 6K-System ES 4.0 (korr 03/2019)

Auf der Seite [U881](#) ist die verfügbare und empfehlenswerte DDR-Literatur zum Thema U881 aufgeführt.

Schaltbilder

neu 2021: Stromlaufplan <https://github.com/boert/JU-TE-Computer> f. Tiny orig 2K und Tiny 6K

Speicher

- A - 2716 + 2 x 224 (jutecomp1.pdf, Seite 14)
- B - 2716 + 6516 (jutecomp2.pdf, Seite 11)
- C - 2764 + 6264 (jutecomp1.pdf, Seite 26)
- D - 2716 (jutecomp2.pdf, Seite 31)

Man braucht also (minimal)

2K-Tiny (Ausbaustufe I): Grundplatine für 2k/4K, Video/Kassetten-Platine, Speicherplatine A (oder B oder C)

4K-Tiny (Ausbaustufe II): Grundplatine für 2k/4K, Video/Kassetten-Platine, Speicherplatine B und Speicherplatine D

6K-Tiny (Ausbaustufe III): Grundplatine für 6K (und einen extra U881)

Leiterplattenlayouts



- [jute_sprint.zip](#) Layouts zur Hauptleiterplatte und den Speichermodulen von E. Müller (ABACOM Sprint 5-Format, einen Viewer gibt es auf der Webseite des Herstellers)
- [jlange_sprint.zip](#) Layouts von Jörg Lange, ebenfalls im Sprint-Format

s.a. [Leiterplatten](#)

From:

<https://hc-ddr.hucki.net/wiki/> - **Homecomputer DDR**

Permanent link:

<https://hc-ddr.hucki.net/wiki/doku.php/tiny/dokumentation>

Last update: **2022/10/10 12:53**

